

UFR/Institut :

UPEC - IUT Sénart / Fontainebleau (IUT de Seine et Marne Sud)

Type de diplôme :

Attestation

Lieu(x) de formation :

Campus de Sénart

Durée des études :

6 jours (40 heures)

Accessible en :

Formation continue

Présentation de la formation

Comprendre et mettre en œuvre les systèmes constitués de FPGA.

Organisation de la formation

La pédagogie de cette formation alterne la théorie et les travaux pratiques (utilisation de l'outil MAXPLUSII).

Programme :

Introduction à l'architecture de quelques FPGA et les différences avec celle des CPLD.

Apprentissage d'un langage de haut niveau de description matérielle, interprétation des résultats simples d'implémentation logique sur une architecture cible choisie.

Programmation, simulation et teste d'un circuit logique programmable (FPGA).

Responsables pédagogiques

Amilcar Bernardino, Département Génie Electrique et Informatique Industrielle (GEII)

Secrétariat

Gina Domingues
Tél : 01 64 13 44 95
domingues@u-pec.fr

Plus d'informations

En complément de ce programme, vous pouvez suivre :
Association machine-convertisseur alternatif

